

Participantes en la 1as. Jornadas Científico-Técnicas de Red-RISCV

Apellidos, Nombre	Participación	Acónimo Org.	Organización	Universidad-Centro-Empresa	Departamento	Grupo de investigación
Aliagas, Carles	Asistente	URV	Acad.	U. Rovira i Virgili	D. Ingeniería Informàtica i Matemàtiques	CloudLab-URV, ARCO (Arquitectures & Compilers)
Alonso Casanovas, Oscar	Asistente	UB	Acad.	Universitat de Barcelona	Departament d'Enginyeria Electrònica i Biomèdica	Grup de Disseny Microelectrònic
Alorda Ladaría, Bartomeu	Asistente	UIB	Acad.	Universitat Illes Balears	Física	Sistemes Electrònics
Álvarez, Carlos	Ponente	UPC	Acad.	UPC-BSC		
Alvarez, Lluç	Asistente	BSC	Inves.	UPC / BSC	DAC	CAOS
Amal Rus, August	Organización	IMB	Inves.	CNM	ICAS	ICAS
Baetke, Frank	Asistente	UH	Acad.	University of Heidelberg	Department of Informatics	ZITI / Prof. Bruening - Computer Architecture
Beivide, Ramon	Asistente	UNICAN	Acad.	Universidad de Cantabria	Computer Science and Electronics	ATC, Arquitectura y Tecnología de Computadores
Bigliari-Abhari, Morteza	Asistente	UA	Acad.	University of Auckland, New Zealand	Electrical, Computer and Software Engineering	Computer Architecture Security
Bosch Estrada, José	Asistente	UB	Acad.	Universitat de Barcelona	Ingeniería Electrónica y Biomédica	SIC (Sistemas de Instrumentación y Comunicaciones)
Bosque Orero, José Luis	Asistente	UNICAN	Acad.	Universidad de Cantabria	Computer Science and Electronics	ATC, Arquitectura y Tecnología de Computadores
Bota Ferragut, Sebastian Antonio	Asistente	UIB	Acad.	Universitat de les Illes Balears	Departament de Física	GSE - Grup de Sistemes Electrònics
Brox Jiménez, Piedad	Ponente	IMSE	Acad.	CSIC	Diseño de circuitos integrados digitales y mixtos	Diseño de circuitos integrados digitales y mixtos
Cabo, Guillem	Asistente	BSC	Inves.	BSC	Computer science	CAOS
Cabré, Joan	Asistente	BSC	Inves.	BSC	Computer Science.	Arquitectura de computadores
Canal Corretger, Ramon	Asistente	UPC	Acad.	UPC	Arquitectura de Computadors	VirtuOS (Virtualization and Operating Systems)
Carrabina Bordoll, Jordi	Asistente	UAB	Acad.	Universitat Autònoma de Barcelona	Microelectrònica i Sistemes Electrònics	CEPHIS. Centre de Prototips i Solucions HW-SW
Carretero Canut, Adrián	Asistente	UAB	Acad.	Universitat Autònoma de Barcelona	Electrònica de Telecomunicacions y Ingeniería de Computadores	-
Carril Gil, Xavier	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Sciences	Runtime Aware Architecture
Casacuberta Orta, Pau	Asistente	UAB	Acad.	Universitat Autònoma de Barcelona	Estudiant	TFG (Treball Final de Grau)
Casanova Mohr, Raimon	Asistente	IFAE	Inves.	Institut de Física d'Altes Energies (IFAE)	-	Pixel's group
Castells Rufas, David	Organización	UAB	Acad.	Universitat Autònoma de Barcelona	Microelectrònica i Sistemes Electrònics	CEPHIS
Cosp Vilella, Jordi	Asistente	UPC	Acad.	Universitat Politècnica de Catalunya	Enginyeria Electrònica	Integrated Smart Sensors and Health Technologies (ISSET) Group
Cristal Kestelman, Adrián	Asistente	BSC	Inves.	BSC	Computer Science	CAPP
Cuarteltes, David	Asistente	ARDUINO	Emp.	Arduino AB / Malmo University	CTO office / Interaction Design	CTO office / Internet of Things and People
Davis, John	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Sciences	Computer Architecture for Parallel Paradigms
Dieguez Barrientos, Angel	Asistente	UB	Acad.	Universitat de Barcelona	Departament d'Enginyeria Electronica i Biomedica	SIC, Sistemes d'Instrumentació i Comunicacions
Espasa, Roger	Ponente	Semidynamics	Emp.	Semidynamics		
Espinosa Morales, Antonio	Organización	UAB	Acad.	Universitat Autònoma de Barcelona	Arquitectura de Computadores y Sistemas Operativos	HPCA4SE - High Performance Computing Applications for Science and Engineering
Farràs Ventura, Oriol	Asistente	URV	Acad.	URV	DEIM	CRISES
Figuera Bagué, Roger	Organización	BSC	Inves.	Barcelona Supercomputing Center (BSC)	Computer Sciences Department	CAOS (Computer Architecture - Operating Systems)
Flich Cardó, José	Asistente	UPV	Acad.	Universitat Politècnica de València	DISCA	GAP: Grupo de Arquitecturas Paralelas
Frank K. Gürkaynak	Ponente	ETHZ	Emp.	ETH Zurich		
González Trejo, Alberto	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Architecture	CAPP - Computer Architecture for Parallel Paradigms
Haut Hurtado, Juan Mario	Asistente	UNEX	Acad.	Universidad de Extremadura	Tecnología de Computadores y de las Comunicaciones	Computación hiperespectral (Hypercomp)
Hernández Calderón, César Alejandro	Asistente	BSC	Inves.	BARCELONA SUPERCOMPUTING CENTER	COMPUTER SCIENCE	COMPUTER ARCHITECTURE FOR PARALLEL PARADIGMS
Hernández, Carles	Asistente	UPV	Acad.	Universitat Politècnica de València	DISCA	Grupo de Arquitecturas Paralelas (GAP)
Idiogo Valero, José Miguel	Asistente	MICRICHIP	Emp.	Microchip Technology	Aplicaciones y Soporte	-
Juan Hormigo, Toni	Asistente	METEMPSY	Emp.	Metempsy	Development	NA
Kostalampros Vatisstas	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Architecture	DRAC
Leal Algara, Katia	Ponente	URJ	Acad.	Universidad Rey Juan Carlos	Teoría de la Señal, Comunicaciones y Sistemas Telemáticos y Computación	Grupo de Altas Prestaciones - GAP
Leyva Santes, Neiel.	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Sciences	CAOS, Computer Architecture - Operating Systems
Llauradó, Xavier	Ponente	Nvision	Emp.	NVision Systems & Technologies	Management	NVISION
Lopez de Miguel, Manuel	Asistente	UB	Acad.	Universitat de Barcelona, Facultat de Física	Departament d'Enginyeria Electrònica i Biomèdica	SIC - Sistemes d'Instrumentació i Comunicacions
Lopez Paradis, Guillem	Asistente	BSC	Inves.	BSC	Computer Science	CAOS
López Rodríguez, Pedro	Asistente	UPV	Acad.	Universitat Politècnica de Valencia	DISCA	GAP, Grupo de Arquitecturas Paralelas
Marcos Sola, Santiago	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Sciences	Computer Architecture - Operating Systems (CAOS)
Marimon Illana, Joan	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Sciences	Computer Architecture for Parallel Paradigms
Martínez, Ricardo	Organización	IMB	Inves.	IMB-CNM (CSIC)	Departamento de Integración de Sistemas	ICAS
Martorell Bofill, Xavier	Asistente	UPC	Acad.	UPC/BSC	AC/CS	CAP - Computació d'Altes Prestacions
Minervini, Francesco	Asistente	BSC	Inves.	Barcelona Supercomputing Center - BSC	Computer Sciences	CAPP - Computer Architecture for Parallel Paradigms
Moll Echeto, Francesc	Asistente	UPC	Acad.	Universitat Politècnica de Catalunya	Enginyeria Electrònica	HIPICs High Performance Integrated Circuits and Systems Design
Montón Macián, Màrius	Asistente	UAB	Acad.	IEEC	IEEC	IEEC
Moretó, Miquel	Asistente	BSC	Acad.	UPC	Arquitectura de Computadors	CAP
Ngo Vinh	Asistente	UAB	Acad.	Universitat Autònoma de Barcelona	Microelectronics and Electronics Systems	Cephis
Nozal, Raul	Asistente	UNICAN	Acad.	Universidad de Cantabria	Computer Science and Electronics	ATC, Arquitectura y Tecnología de Computadores
Olcoz Herrero, Katzalin	Asistente	UCM	Acad.	Universidad Complutense de Madrid	Arquitectura de Computadores y Automática	ARTECS (Architecture and Technology of Computing Systems)
Palomar, Oscar	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Science	CAPP (Computer Architectures for Parallel Paradigms)
Paolotti Ávila, Mercedes	Asistente	UNEX	Acad.	Univ. de Extremadura, Esc. Politécnica de Cáceres	Tecnología de los Computadores y de las Comunicaciones	HYPERCOMP (Computación hiperespectral)
Pavon Rivera, Julian	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Architecture	CAPP - Computer Architecture for Parallel Paradigms
Ramírez Lazo, Cristóbal	Asistente	BSC	Inves.	BARCELONA SUPERCOMPUTING CENTER	COMPUTER SCIENCE	COMPUTER ARCHITECTURE FOR PARALLEL PARADIGMS
Ramon, Eloi	Organización	IMB	Inves.	IMB-CNM	ICAS	ICAS
Resano Ezcaray, Javier	Asistente	UNIZAR	Acad.	Universidad de Zaragoza	Departamento de Informática e Ingeniería de Sistemas	GAZ, Grupo de Arquitectura de Computadores de Zaragoza

Participantes en la 1as. Jornadas Científico-Técnicas de Red-RISCV

Apellidos, Nombre	Participación	Acrónimo Org.	Organización	Universidad-Centro-Empresa	Departamento	Grupo de investigación
Rexachs del Rosario, Dolores Isabel	Organización	UAB	Acad.	Universitat Autònoma de Barcelona	Arquitectura de Computadores y Sistemas Operativos	High Performance Computing for Efficient Applications and Simulation (HPC4EAS)
Ribes González, Jordi	Asistente	URV	Acad.	Universitat Rovira i Virgili	Departament d'Enginyeria Informàtica i Matemàtiques	CRISES - Criptografia i Secret Estadístic
Roberto Rodríguez Osorio	Asistente	UDC	Acad.	Universidade da Coruña	Ingeniería de Computadores	Grupo de Arquitectura de Computadores, GAC
Ros, Alberto	Asistente	UM	Acad.	Universidad de Murcia	Ingeniería y Tecnología de Computadores	CAPS: Computer Architecture and Parallel Systems
Rubio, Antonio	Asistente	UPC	Acad.	UPC	Enginyeria Electrònica	HIPICS, High Performance Integrated Circuits and Systems
Rullan Ayza, Mercè	Asistente	UAB	Acad.	UAB	Mise	Proyecto Innovacion Docente Risc-V de la UAB
Sacristan Riquelme, Jordi	Organización	IMB	Inves.	IMB-CNM-CSIC	ICAS	ICAS
Sánchez Solano, Santiago	Asistente	IMSE	Acad.	Instituto de Microelectrónica de Sevilla (IMSE-CNM)	Diseño de Circuitos Integrados Digitales y Mixtos	Diseño de Circuitos Integrados Digitales y Mixtos
Sanem Arslan Yilmaz	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Sciences	Computer Architecture for Parallel Paradigms
Sanz, Laura	Asistente	Nvision	Emp.	NVision Systems & Technologies	R&D	R&D
Sole, Guillem	Ponente	ESPERANTO	Emp.	Esperanto Technologies	Software	--
Sonmez, Nehir	Asistente	BSC	Inves.	BSC	Computer Sciences	Runtime Aware Architecture
Soria Pardos, Victor	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Science	CAOS Computer Architecture and Operative Systems
Suárez Gracia, Darío	Asistente	UNIZAR	Acad.	Universidad de Zaragoza	Informática e Ingeniería de Sistemas	gaZ, Grupo de Arquitectura de Computadores de Zaragoza
Terés Terés, Lluís	Organización	IMB	Inves.	IMB-CNM (CSIC)	Integración de Sistemas	ICAS: Integrated Circuits And Systems
Torrens Caldentey, Gabriel	Asistente	UIB	Acad.	Universitat de les Illes Balears	Física	Grup de Sistemes Electrònics
Trenchs i Vergés, Miquel	Asistente	MICRICHIP	Emp.	microchip technology	Ingeniería	PolarFire
Trill Molla, Albert	Asistente	ATOS	Emp.	Atos	HPC & Qatum Computing	Bull Technologies
Unsal Uder, Osman	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Science	Computer Architecture for parallel Paradigms
Valderrama Vallés, Elena	Ponente	UAB	Acad.	Universidad Autónoma de Barcelona	Microelectrónica y Sistemas Electrónicos	Aplicaciones Biomédicas
Valero Cortes, Mateo	Ponente	BSC	Inves.	Barcelona Supercomputing Center	Dirección	Arquitectura de Computadores
Vallejo Gutiérrez, Enrique	Asistente	UNICAN	Acad.	Universidad de Cantabria	Departamento de Ingeniería Informática y Electrónica	ATC: Arquitectura y Tecnología de Computadores
Vargas Valdivieso	Asistente	BSC	Inves.	Barcelona Supercomputing Center	Computer Science	Compler Architecture for Parallel Paradigms
Viñals Yúfera, Víctor	Asistente	UNIZAR	Acad.	Universidad de Zaragoza	Informática e Ingeniería de Sistemas	gaZ, grupo de Arquitectura de Computadores de la UZ
Zdenek Prikryl	Ponente	CODASIP	Emp.	Codasip		

Asistentes de:

- Centros académicos:	47
- Centros de investigación:	30
- Empresas:	11
TOTAL:	88

Tipo participación:

- Asistente:	69
- Ponente:	10
- Organización:	9
TOTAL:	88